

**PROCEDIMIENTO DE INSCRIPCIÓN A E.T.S.
ORDINARIO PERIODO 18/1**

PARA INSCRIPCIÓN A E.T.S., ES REQUISITO:

**TENER REPROBADA LA UNIDAD DE
APRENDIZAJE QUE VAS A PRESENTAR, HABER
ESTADO INSCRITO EN EL PERIODO 18/1 y/o
TENER DICTAMEN DE LA COSIE DEL C.G.C. y/o
DICTAMEN DE LA COSIE DEL C.T.C.E**

**FECHAS DE PAGO: JUEVES 11 y VIERNES 12 DE
ENERO DE 2018.**

PERIODO DE APLICACIÓN: 15, 16, 17, 18 y 19 de enero 2018

COSTO POR EXAMEN: \$20.00 (VEINTE PESOS 00/100 M.N.)

HORARIO DE ATENCIÓN: 8:00 a.m. a 20:00 p.m.

PROCEDIMIENTO

**REALIZAR PAGO LOS DÍAS JUEVES 11 y
VIERNES 12 DE ENERO 2018.**

FORMA DE PAGO: DIRECTAMENTE EN BANCO

- **Banco: BBV BANCOMER**
- **Cuenta: No. 0136983855**
- **Nombre: Escuela Superior de Cómputo**
- **Monto: \$20.00 (VEINTE PESOS 00/100 M.N.) por examen.**

1. Deberás presentarte los días jueves 11 y viernes 12 de enero de 2018 en la ventanilla del Departamento de GESTIÓN ESCOLAR y entregar:

a. Original y 2 copias fotostáticas de la ficha de Depósito Bancario.

b. Anotando:

- I. NOMBRE
- II. NÚMERO DE BOLETA
- III. NOMBRE Y TURNO DE LAS UNIDADES DE APRENDIZAJE A PRESENTAR
- IV. CORREO ELECTRÓNICO
- V. NÚMERO TELÉFONO CASA Ó CELULAR

c. LOS EXÁMENES SE INSCRIBIRÁN EN VENTANILLA DE GESTIÓN ESCOLAR AL MOMENTO DE ENTREGAR TU FICHA DE PAGO.

2. Verificar en el SAES tu inscripción e imprimir tu comprobante.

NOTA: SI POR ALGUNA RAZÓN NO APARECES INSCRITO DEBERÁS PASAR AL DEPARTAMENTO DE GESTIÓN ESCOLAR **INMEDIATAMENTE.**

3. SI NO ESTUVISTE INSCRITO EN ESTE PERIODO (18/1) DEBERÁS TENER DICTAMEN QUE TE AUTORIZA PRESENTAR E.T.S. EN ENERO 2018. **DEBERÁS ENTREGAR COPIA FOTOSTÁTICA DEL DICTAMEN CORRESPONDIENTE**, JUNTO CON LOS PAGOS EN LA VENTANILLA DE GESTIÓN ESCOLAR PARA PODER INSCRIBIRTE.
4. AL FINALIZAR TU INSCRIPCIÓN DEBERÁS IMPRIMIR TU COMPROBANTE.

IMPORTANTE

ASIGNATURAS NO CURSADAS NO SE PRESENTAN EN E.T.S.

SOLO SERÁN CONSIDERADOS LOS PAGOS QUE SE REALICEN DENTRO DE LAS FECHAS AUTORIZADAS (JUEVES 11 y VIERNES 12 DE ENERO DE 2018) Y SEAN ENTREGADAS EN LA VENTANILLA DE GESTIÓN ESCOLAR EN LAS MISMAS FECHAS.

ES RESPONSABILIDAD DEL ALUMNO VERIFICAR SU INSCRIPCIÓN EN EL SAES DE LO CONTRARIO NO APARECERÁ EN ACTAS.

NO SE PERMITIRÁ REALIZAR LOS EXÁMENES SI NO APARECE EL NOMBRE DEL ALUMNO EN ACTAS.

NO HABRÁ PRÓRROGA EN LAS FECHAS DE PAGOS E INSCRIPCIÓN.



CALENDARIO DE EXÁMENES A TÍTULO DE SUFICIENCIA SEMESTRE 2017-2018/1

FECHA	ASIGNATURA	HORA Y SALÓN		ASIGNATURA	HORA Y SALÓN	
		10:00 - 12:00	16:00-18:00		10:00 - 12:00	16:00-18:00
LUNES 15 DE ENERO DE 2018	COMUNICACIÓN ORAL Y ESCRITA	1202	1202			
	ALGORITMIA Y PROGRAMACIÓN ESTRUCTURADA	1209-1210	1209-1210	FUNDAMENTOS ECONÓMICOS - ECONOMÍA *	1207	1207
	TEORÍA COMPUTACIONAL	1211-1212	1211-1212	REDES DE COMPUTADORAS	1206	1206
	ADMINISTRACIÓN FINANCIERA	1203	1203	ADMINISTRACIÓN DE PROYECTOS	1204	1204
	OPTATIVA "A" INTELIGENCIA ARTIFICIAL	1213	1213	MÉTODOS CUANTITATIVOS PARA LA TOMA DE DECISIONES	1205	1205
	FINANZAS *	1203	1203	REDES DE COMPUTADORAS I Y II *	1206	1206
	GENERACIÓN Y EVALUACIÓN DE PROYECTOS *	1204	1204	INVESTIGACIÓN DE OPERACIONES *	1205	1205
MARTES 16 DE ENERO DE 2018	ADMINISTRACIÓN DE CENTROS DE CÓMPUTO *	1214	1214	INGENIERÍA, ÉTICA Y SOCIEDAD	1202	1202
	ESTRUCTURA DE DATOS	1207	1207	BASES DE DATOS - BASES DE DATOS I Y II *	1210-1211	1210-1211
	SISTEMAS OPERATIVOS	1205-1206	1205-1206	INGENIERÍA DE SOFTWARE	1203-1204	1203-1204
	COMPILADORES COMPILADORES *	1209	1209	ADQUISICIÓN DE DATOS *	1207	1207
	GESTIÓN EMPRESARIAL	1214	1214			
SISTEMAS OPERATIVOS I Y II *	1205-1206	1205-1206				
MIÉRCOLES 17 ENERO DE 2018	OPTATIVA "C"	1209	1209	ALGEBRA LINEAL	1202-1203	1202-1203
	PROGRAMACIÓN ORIENTADA A OBJETOS	1210	1210	FUNDAMENTOS DE DISEÑO DIGITAL	1213	1213
	ANÁLISIS VECTORIAL	1206-1207	1206-1207	DISEÑO DE SISTEMAS DIGITALES	1214	1214
	APLICACIONES PARA COMUNICACIONES EN RED	1211-1212	1211-1212	LIDERAZGO Y DESARROLLO PROFESIONAL	1110	1110
	PROGRAMACIÓN ORIENTADA A OBJETOS I Y II *	1210	1210	ANÁLISIS FUNDAMENTAL DE CIRCUITOS	1111-1112	1111-1112
	MATEMÁTICAS DISCRETAS	1204-1205	1204-1205			
OPTATIVA "B"	1209	1209				
JUEVES 18 DE ENERO DE 2018	CÁLCULO	1202-1203	1202-1203	TECNOLOGÍAS PARA LA WEB	1212	1212
	ELECTRÓNICA ANALÓGICA	1209-1210	1209-1210	OPTATIVA "D"	1214	1214
	TEORÍA DE COMUNICACIONES Y SEÑALES	1211	1211	ADMINISTRACIÓN DE SERVICIOS EN RED	1213	1213
	COMUNICACIONES I Y II *	1211	1211	OPTATIVAS 7° SEM. *	1112	1112
	CÁLCULO APLICADO	1204-1205	1204-1205	ANÁLISIS DE ALGORITMOS	1110-1111	1110-1111
	PROBABILIDAD Y ESTADÍSTICA	1206-1207	1206-1207	ARQUITECTURA DE COMPUTADORAS *	1113	1113
VIERNES 19 DE ENERO DE 2018	MATEMÁTICAS AVANZADAS PARA LA INGENIERÍA	1202-1203	1202-1203	FÍSICA	1204-1205	1204-1205
	INSTRUMENTACIÓN INSTRUMENTACIÓN *	1209	1209	ANÁLISIS Y DISEÑO ORIENTADO A OBJETOS	1210	1210
	DESARROLLO DE SISTEMAS DISTRIBUIDOS	1211	1211	INT. A LOS MICROCONTROLADORES	1212	1212
	PROGRAMACIÓN VISUAL *	1213	1213	CONTROL *	1111	1111
	OPTATIVAS DE 8° SEM. *	1214	1214	TÉCNICAS DE DESARROLLO DE SISTEMAS *	1111	1111
	MICROPROCESADORES I Y II *	1212	1212	ECUACIONES DIFERENCIALES	1206-1207	1206-1207

OPTATIVA A:
Application Development for Mobile Devices
Artificial Intelligence
Distributed Database
Image Analysis
Pattern Recognition
Web Application Development
Computer Graphics
OPTATIVA C:
Data Mining
Adv. Comp. Systems Prog.
Genetic Algorithms.
Evolutionary Computing
Embedded Systems
Web Security
Database Selected Topics

OPTATIVA B:
Computational Geometry
Graphical User Interface
High Technology Enterprise Management
IT Governance
Cryptography
Digital Proc. of Voice and Image
Economic Engineering
OPTATIVA D:
Basic Processing Digital Signal
Neural Networks
Bioinformatics
Fuzzy Systems Applied to Eng.
Computer Animations
Adv. Signal Processing
A. and D. of Parallel Algorithms
Computig Selected Topics

(*) PLAN DE ESTUDIOS 1999

SE LES RECUERDA A LOS ALUMNOS, MOSTRAR SU IDENTIFICACIÓN PARA TENER DERECHO A PRESENTAR EXAMEN.

Proyectos para ETS Semestre 2018-1

*Departamento de Ing. en Sistemas
Computacionales*

[http://www.comunidad.escom.ipn.
mx/DISC/2018_Enero_ETS/](http://www.comunidad.escom.ipn.mx/DISC/2018_Enero_ETS/)

COORDINADORES DE ETS 15 DE ENERO AL 19 DE ENERO 2018 DEPARTAMENTO DE INGENIERÍA EN SISTEMAS COMPUTACIONALES

Plan 2009				Plan 1999			
UNIDAD DE APRENDIZAJE	TURNO	COORDINADOR	PROYECTO	UNIDAD DE APRENDIZAJE	TURNO	COORDINADOR	PROYECTO
ADMINISTRACION DE PROYECTOS	Matutino	Eduardo Rodriguez Flores	No	ARQUITECTURA DE COMPUTADORAS	Matutino	Vega García Nayeli	No
ADMINISTRACION DE PROYECTOS	Vespertino	Eduardo Rodriguez Flores	No	ARQUITECTURA DE COMPUTADORAS	Vespertino	Vega García Nayeli	No
ADMINISTRACION DE SERVICIOS EN RED	Matutino	Pérez de los Santos Tanibet Mondragon	Si	ADMN. DE CENTROS DE COMPUTO	Matutino	Maldonado Muñoz Miguel Ángel	No
ADMINISTRACION DE SERVICIOS EN RED	Vespertino	Pérez de los Santos Tanibet Mondragon	Si	ADMN. DE CENTROS DE COMPUTO	Vespertino	Maldonado Muñoz Miguel Ángel	No
ADMINISTRACION FINANCIERA	Matutino	Ma. Gabriela Galiñanes Rodriguez	No	DESARR.DE APLIC.PARA LA WEB I	Matutino	José Asunción Enriquez Zárate	NO
ADMINISTRACION FINANCIERA	Vespertino	Ma. Gabriela Galiñanes Rodriguez	No	DESARR.DE APLIC.PARA LA WEB I	Vespertino	José Asunción Enriquez Zárate	NO
ADVANCED SIGNAL PROCESSING	Matutino	Fernández Vázquez Alfonso	No	DESARR.DE APLIC.PARA LA WEB II	Matutino	José Asunción Enriquez Zárate	NO
ADVANCED SIGNAL PROCESSING	Vespertino	Fernández Vázquez Alfonso	No	DESARR.DE APLIC.PARA LA WEB II	Vespertino	José Asunción Enriquez Zárate	NO
ANALISIS Y DISEÑO ORIENTADO A OBJETOS	Matutino	Méndez Segundo Laura	No	ELECTRÓNICA DIGITAL	Matutino	Mújica Ascencio Cesar	No
ANALISIS Y DISEÑO ORIENTADO A OBJETOS	Vespertino	Méndez Segundo Laura	No	ELECTRÓNICA DIGITAL	Vespertino	Mújica Ascencio Cesar	No
ANALYSIS AND DESIGN O PARALLEL ALGORITHMS	Matutino	Morales Gutiérrez Sandra Luz	Si	INTELIGENCIA ARTIFICIAL	Matutino	Catalán Salgado Edgar Armando	No
ANALYSIS AND DESIGN O PARALLEL ALGORITHMS	Vespertino	Morales Gutiérrez Sandra Luz	Si	INTELIGENCIA ARTIFICIAL	Vespertino	Catalán Salgado Edgar Armando	No
APLICACIONES PARA COMUNICACIONES DE RED	Matutino	Sánchez Quintanilla Gilberto	Si	INVESTIGACION DE OPERACIONES	Matutino	José Cruz Martínez Perales	No
APLICACIONES PARA COMUNICACIONES DE RED	Vespertino	Sánchez Quintanilla Gilberto	Si	INVESTIGACION DE OPERACIONES	Vespertino	José Cruz Martínez Perales	No
APPLICATION DEVELOPMENT FOR MOBILE DEVICES	Matutino	Cifuentes Álvarez Alejandro Sigrifido	No	PROGRAMACION AVANZADA I	Matutino	José Asunción Enriquez Zárate	NO
APPLICATION DEVELOPMENT FOR MOBILE DEVICES	Vespertino	Cifuentes Álvarez Alejandro Sigrifido	No	PROGRAMACION AVANZADA I	Vespertino	José Asunción Enriquez Zárate	NO
ARQUITECTURA DE COMPUTADORAS	Matutino	Vega García Nayeli	No	PROGRAMACION AVANZADA II	Matutino	José Asunción Enriquez Zárate	NO
ARQUITECTURA DE COMPUTADORAS	Vespertino	Vega García Nayeli	No	PROGRAMACION AVANZADA II	Vespertino	José Asunción Enriquez Zárate	NO
ARTIFICIAL INTELLIGENCE	Matutino	Catalán Salgado Edgar Armando	No	PROGRAMACION DE SISTEMAS I	Matutino	José Asunción Enriquez Zárate	NO
ARTIFICIAL INTELLIGENCE	Vespertino	Catalán Salgado Edgar Armando	No	PROGRAMACION DE SISTEMAS I	Vespertino	José Asunción Enriquez Zárate	NO
BASES DE DATOS	Matutino	De Luna Caballero Roberto	Si	PROGRAMACION DE SISTEMAS II	Matutino	José Asunción Enriquez Zárate	NO
BASES DE DATOS	Vespertino	De Luna Caballero Roberto	Si	PROGRAMACION DE SISTEMAS II	Vespertino	José Asunción Enriquez Zárate	NO
BASIC PROCESSING DIGITAL SIGNAL	Matutino	Fernández Vázquez Alfonso	No	ADQUISICION DE DATOS	Matutino	José Alfredo Jimenez Benitez	No
BASIC PROCESSING DIGITAL SIGNAL	Vespertino	Fernández Vázquez Alfonso	No	ADQUISICION DE DATOS	Vespertino	José Alfredo Jimenez Benitez	No
CRYPTOGRAPHY	Matutino	Díaz Santiago Sandra	Si	COMUNICACIONES I	Matutino	José Alfredo Jimenez Benitez	No
CRYPTOGRAPHY	Vespertino	Díaz Santiago Sandra	Si	COMUNICACIONES I	Vespertino	José Alfredo Jimenez Benitez	No
DATA MINING	Matutino	Hernández Rubio Ericka	No	COMUNICACIONES II	Matutino	José Alfredo Jimenez Benitez	No
DATA MINING	Vespertino	Hernández Rubio Ericka	No	COMUNICACIONES II	Vespertino	José Alfredo Jimenez Benitez	No
DESARROLLO DE SISTEMAS DISTRIBUIDOS	Matutino	Cruz Torres Benjamin	No	SISTEMAS OPERATIVOS I	Matutino	José Alfredo Jimenez Benitez	No
DESARROLLO DE SISTEMAS DISTRIBUIDOS	Vespertino	Cruz Torres Benjamin	No	SISTEMAS OPERATIVOS I	Vespertino	José Alfredo Jimenez Benitez	No
DISEÑO DE SISTEMAS DIGITALES	Matutino	López Rodríguez Claudia Alejandra	No	SISTEMAS OPERATIVOS II	Matutino	José Alfredo Jimenez Benitez	No
DISEÑO DE SISTEMAS DIGITALES	Vespertino	López Rodríguez Claudia Alejandra	No	SISTEMAS OPERATIVOS II	Vespertino	José Alfredo Jimenez Benitez	No
DISTRIBUTED DATA BASE	Matutino	Hernández Contreras Euler	No	REDES DE COMPUTADORAS I	Matutino	Gutierrez Aldana Eduardo	No
DISTRIBUTED DATA BASE	Vespertino	Hernández Contreras Euler	No	REDES DE COMPUTADORAS I	Vespertino	Gutierrez Aldana Eduardo	No
EMBEDDED SYSTEMS	Matutino	García Ortega Victor	No	REDES DE COMPUTADORAS II	Matutino	Gutierrez Aldana Eduardo	No
EMBEDDED SYSTEMS	Vespertino	García Ortega Victor	No	REDES DE COMPUTADORAS II	Vespertino	Gutierrez Aldana Eduardo	No
FUNDAMENTOS DE DISEÑO DIGITAL	Matutino	Aguilar Sánchez Fernando	No	REDES DE COMPUTADORAS II	Matutino	Gutierrez Aldana Eduardo	No
FUNDAMENTOS DE DISEÑO DIGITAL	Vespertino	Aguilar Sánchez Fernando	No	REDES DE COMPUTADORAS II	Vespertino	Gutierrez Aldana Eduardo	No
FUNDAMENTOS ECONOMICOS	Matutino	Sonia Villegas Navarrete	No	SEGURIDAD EN REDES Y CRIPTOGRAFÍA	Matutino	Díaz Santiago Sandra	No
FUNDAMENTOS ECONOMICOS	Vespertino	Sonia Villegas Navarrete	No	SEGURIDAD EN REDES Y CRIPTOGRAFÍA	Vespertino	Díaz Santiago Sandra	No
FUZZY SYSTEMS APPLIED TO ENGINEERING	Matutino	Edmundo Duran Camarillo	No	SEGURIDAD EN REDES Y CRIPTOGRAFÍA	Matutino	Díaz Santiago Sandra	No
FUZZY SYSTEMS APPLIED TO ENGINEERING	Vespertino	Edmundo Duran Camarillo	No	SEGURIDAD EN REDES Y CRIPTOGRAFÍA	Vespertino	Díaz Santiago Sandra	No
GENETIC ALGORITHMS	Matutino	Morales Gutiérrez Sandra Luz	Si	CIRCUITOS LÓGICOS I	Matutino	Mújica Ascencio Cesar	No
GENETIC ALGORITHMS	Vespertino	Morales Gutiérrez Sandra Luz	Si	CIRCUITOS LÓGICOS I	Vespertino	Mújica Ascencio Cesar	No
GESTIÓN EMPRESARIAL	Matutino	Yasmin Ivette Jiménez Galán	NO	CIRCUITOS LÓGICOS II	Matutino	Mújica Ascencio Cesar	No
GESTIÓN EMPRESARIAL	Vespertino	Yasmin Ivette Jiménez Galán	NO	CIRCUITOS LÓGICOS II	Vespertino	Mújica Ascencio Cesar	No
HIGH TECHNOLOGY ENTERPRISE MANAGEMENT	Matutino	Ariel López Rojas	NO	COMPUTING SELECTED TOPICS	Matutino	Juarez Martinez Genaro	No
HIGH TECHNOLOGY ENTERPRISE MANAGEMENT	Vespertino	Ariel López Rojas	NO	COMPUTING SELECTED TOPICS	Vespertino	Juarez Martinez Genaro	No
IMAGE ANALYSIS	Matutino	Cruz Meza María Elena	No	COMUNICACIONES DIGITALES	Matutino	José Alfredo Jimenez Benitez	No
IMAGE ANALYSIS	Vespertino	Cruz Meza María Elena	No	COMUNICACIONES DIGITALES	Vespertino	José Alfredo Jimenez Benitez	No
INGENIERIA DE SOFTWARE	Matutino	López Rabadán José Jaime	Si	COMUNICACIONES I	Matutino	José Alfredo Jimenez Benitez	No
INGENIERIA DE SOFTWARE	Vespertino	López Rabadán José Jaime	Si	COMUNICACIONES I	Vespertino	José Alfredo Jimenez Benitez	No
INTRODUCCION A LOS MICROCONTROLADORES	Matutino	Pérez Pérez José Juan	Prototipo	COMUNICACIONES II	Matutino	José Alfredo Jimenez Benitez	No
INTRODUCCION A LOS MICROCONTROLADORES	Vespertino	Morales Cruz Juan Carlos	Prototipo	COMUNICACIONES II	Vespertino	José Alfredo Jimenez Benitez	No
IT GOVERNANCE	Matutino	Jessie Paulina Guzman Flores	NO	PROCESAMIENTO DE SEÑALES I	Matutino	José Alfredo Jimenez Benitez	No
IT GOVERNANCE	Vespertino	Jessie Paulina Guzman Flores	NO	PROCESAMIENTO DE SEÑALES I	Vespertino	José Alfredo Jimenez Benitez	No
METODOS CUANTITATIVOS PARA LA TOMA DE DECISIONES	Matutino	José Cruz Martínez Perales	NO	PROCESAMIENTO DE SEÑALES II	Matutino	José Alfredo Jimenez Benitez	No
METODOS CUANTITATIVOS PARA LA TOMA DE DECISIONES	Vespertino	José Cruz Martínez Perales	NO	PROCESAMIENTO DE SEÑALES II	Vespertino	José Alfredo Jimenez Benitez	No
NEURAL NETWORKS	Matutino	Moreno Armendariz Marco Antonio	No	MICROPROCESADORES I	Matutino	Paz Rodriguez Hector Manuel	No
NEURAL NETWORKS	Vespertino	Moreno Armendariz Marco Antonio	No	MICROPROCESADORES I	Vespertino	Paz Rodriguez Hector Manuel	No
PATTERN RECOGNITION	Matutino	Cruz Meza María Elena	No	MICROPROCESADORES II	Matutino	Paz Rodriguez Hector Manuel	No
PATTERN RECOGNITION	Vespertino	Cruz Meza María Elena	No	MICROPROCESADORES II	Vespertino	Paz Rodriguez Hector Manuel	No
REDES DE COMPUTADORAS	Matutino	Cortez Duarte Nidia Asunción	No	REDES NEURONALES ARTIFICIALES I	Matutino	Morales Gutiérrez Sandra Luz	No
REDES DE COMPUTADORAS	Vespertino	Cortez Duarte Nidia Asunción	No	REDES NEURONALES ARTIFICIALES I	Vespertino	Morales Gutiérrez Sandra Luz	No
SISTEMAS OPERATIVOS	Matutino	José Alfredo Jimenez Benitez	No	REDES NEURONALES ARTIFICIALES II	Matutino	Morales Gutiérrez Sandra Luz	No
SISTEMAS OPERATIVOS	Vespertino	José Alfredo Jimenez Benitez	No	REDES NEURONALES ARTIFICIALES II	Vespertino	Morales Gutiérrez Sandra Luz	No
TECNOLOGIAS PARA LA WEB	Matutino	Hernández Cruz Macario	Si	SISTEMAS NEURODIFUSOS I	Matutino	Morales Gutiérrez Sandra Luz	No
TECNOLOGIAS PARA LA WEB	Vespertino	Hernández Cruz Macario	Si	SISTEMAS NEURODIFUSOS I	Vespertino	Morales Gutiérrez Sandra Luz	No
TEORIA DE COMUNICACIONES Y SEÑALES	Matutino	Cesar Mújica Ascencio	No	SISTEMAS NEURODIFUSOS II	Matutino	Morales Gutiérrez Sandra Luz	No
TEORIA DE COMUNICACIONES Y SEÑALES	Vespertino	Cesar Mújica Ascencio	No	SISTEMAS NEURODIFUSOS II	Vespertino	Morales Gutiérrez Sandra Luz	No
WEB APPLICATION DEVELOPMENT	Matutino	José Asunción Enriquez Zárate	NO	INTELIGENCIA ARTIFICIAL AVANZADA I	Matutino	Hernández Cruz Macario	No
WEB APPLICATION DEVELOPMENT	Vespertino	José Asunción Enriquez Zárate	NO	INTELIGENCIA ARTIFICIAL AVANZADA I	Vespertino	Hernández Cruz Macario	No
WEB SECURITY	Matutino	Cifuentes Álvarez Alejandro Sigrifido	No	INTELIGENCIA ARTIFICIAL AVANZADA II	Matutino	Hernández Cruz Macario	No
WEB SECURITY	Vespertino	Cifuentes Álvarez Alejandro Sigrifido	No	INTELIGENCIA ARTIFICIAL AVANZADA II	Vespertino	Hernández Cruz Macario	No
Data Base Selected Topics	Matutino	Chavarria Báez Lorena	No	Bases de Datos Distribuidas I	Matutino	Hernández Contreras Euler	No
Data Base Selected Topics	Vespertino	Chavarria Báez Lorena	No	Bases de Datos Distribuidas I	Vespertino	Hernández Contreras Euler	No
TÓPICOS SELECTOS DE INGENIERÍA I (ISISA)	Matutino	Araujo Díaz David	No	Bases de Datos Distribuidas II	Matutino	Hernández Contreras Euler	No
TÓPICOS SELECTOS DE INGENIERÍA I (ISISA)	Vespertino	Araujo Díaz David	No	Bases de Datos Distribuidas II	Vespertino	Hernández Contreras Euler	No
TÓPICOS SELECTOS DE INGENIERÍA II (ISISA)	Matutino	Araujo Díaz David	No	Reconocimiento de Imágenes	Matutino	Cruz Meza María Elena	No
TÓPICOS SELECTOS DE INGENIERÍA II (ISISA)	Vespertino	Araujo Díaz David	No	Reconocimiento de Imágenes	Vespertino	Cruz Meza María Elena	No
SISTEMAS DIGITALES (ISISA)	Matutino	López Rodríguez Claudia Alejandra	No	Técnicas de Desarrollo de Sistemas	Matutino	Méndez Segundo Laura	No
SISTEMAS DIGITALES (ISISA)	Vespertino	López Rodríguez Claudia Alejandra	No	Técnicas de Desarrollo de Sistemas	Vespertino	Méndez Segundo Laura	No
SISTEMAS INTELIGENTES DEL AUTOMÓVIL (ISISA)	Matutino	Hernández Cruz Macario	No	Tratamiento Digital de Imágenes	Matutino	Cruz Meza María Elena	No
SISTEMAS INTELIGENTES DEL AUTOMÓVIL (ISISA)	Vespertino	Hernández Cruz Macario	No	Tratamiento Digital de Imágenes	Vespertino	Cruz Meza María Elena	No
COMUNICACIONES EMBEBIDAS AUTOMOTRICES (ISISA)	Matutino	Araujo Díaz David	No				
COMUNICACIONES EMBEBIDAS AUTOMOTRICES (ISISA)	Vespertino	Araujo Díaz David	No				
ARQUITECTURAS EMBEBIDAS AUTOMOTRICES (ISISA)	Matutino	Carreto Arellano Chadwick	No				
ARQUITECTURAS EMBEBIDAS AUTOMOTRICES (ISISA)	Vespertino	Carreto Arellano Chadwick	No				
PROGRAMACION DE DISPOSITIVOS MÓVILES AUTOMOTRICES (ISISA)	Matutino	Carreto Arellano Chadwick	No				
PROGRAMACION DE DISPOSITIVOS MÓVILES AUTOMOTRICES (ISISA)	Vespertino	Carreto Arellano Chadwick	No				
Software Engineering for Mobile Devices	Matutino	Vélez Saldaña Ulises	Si				
Software Engineering for Mobile Devices	Vespertino	Vélez Saldaña Ulises	Si				

La Especificación de los Proyectos la podrás descargar de la siguiente direccion:

http://www.comunidad.escom.ipn.mx/DISC/2018_Enero_ETS/



INSTITUTO POLITÉCNICO NACIONAL
ESCUELA SUPERIOR DE CÓMPUTO
SUBDIRECCIÓN ACADÉMICA
DEPARTAMENTO DE CIENCIAS E INGENIERÍA
DE LA COMPUTACIÓN



ACADEMIA DE FUNDAMENTOS DE SISTEMAS ELECTRÓNICOS

Presidente de Academia: M. en C. Ismael Cervantes de Anda

Coordinadores de Unidades de Aprendizaje 18-1

Nivel	Unidad de Aprendizaje	Coordinador
I	Análisis Fundamental de Circuitos	M. en C. José Alfredo Martínez Guerrero
II	Electrónica Analógica	M. en C. Juan Carlos Martínez Díaz
III	Instrumentación	Ing. José Luis Hernández Aguilar

Para quejas, dudas y sugerencias acudir con M. en C. Raúl Santillán Luna Jefe del Departamento de Ciencias e Ingeniería de la Computación.
cic_escom@ipn.mx Tel. 5729 6000 Ext. 52067.



INSTITUTO POLITÉCNICO NACIONAL
ESCUELA SUPERIOR DE CÓMPUTO
SUBDIRECCIÓN ACADÉMICA
DEPARTAMENTO DE CIENCIAS E INGENIERÍA
DE LA COMPUTACIÓN



ACADEMIA DE CIENCIAS DE LA COMPUTACIÓN
Presidente de Academia: M. en C. José Carlos Dávalos López

Coordinadores de Unidades de Aprendizaje 18-1

Nivel	Unidad de Aprendizaje	Coordinador
I	Algoritmia y Programación Estructurada	M. En C. Edgardo Adrián Franco Martínez
I	Estructuras de Datos	M. En C. Rafael Norman Saucedo Delgado
II	Programación Orientada a Objetos	M. En C. Yaxkin Flores Mendoza
II	Programación Orientada a Objetos I Plan 99	M. En C. Yaxkin Flores Mendoza
II	Teoría Computacional	M en C. Luz María Sánchez García
III	Compiladores	M. En C. Roberto Tecla Parra
III	Análisis de Algoritmos	M. En C. Edgardo Adrián Franco Martínez
III	Computational Geometry	Dra. Rosaura Palma Orozco
III	Bioinformatics	Dr. Jorge Luis Rosas Trigueros

Para quejas, dudas y sugerencias acudir con M. en C. Raúl Santillán Luna Jefe del Departamento de Ciencias e Ingeniería de la Computación. cic_escom@ipn.mx Tel. 5729 6000 Ext. 52067.

EVALUACIÓN EN ETS ORDINARIO DE INSTRUMENTACIÓN

1. La evaluación consiste en examen teórico y práctico.
2. El examen teórico tiene una ponderación del 65% y se presentara en fecha y horario establecidos por el calendario de ETS publicado por la escuela.
3. El examen práctico consiste en presentar un proyecto, cuya ponderación es del 35%, el cual deberá cumplir con las siguientes características:
 - a. Implementar, sobre una tablilla para prototipos, las etapas de sensado, acondicionamiento de señal y digitalización para un sistema de medición digital haciendo uso de un sensor resistivo, para medir cualesquier variable física.
 - b. Presentar la información obtenida por el sistema de medición, utilizando cualesquier interfaz de comunicación, en una PC.
 - c. El programa de adquisición de datos, corriendo en la PC, deberá mostrar el nivel real que tiene la variable física registrada por el sensor resistivo.
4. El proyecto se evaluará al día hábil siguiente de haberse presentado el examen teórico a las 13:30 horas en el laboratorio de electrónica E1.

Para resolución de dudas, respecto a la forma de evaluar el ETS especial, acudir con el profesor coordinador de la unidad de aprendizaje.